

Le contexte :

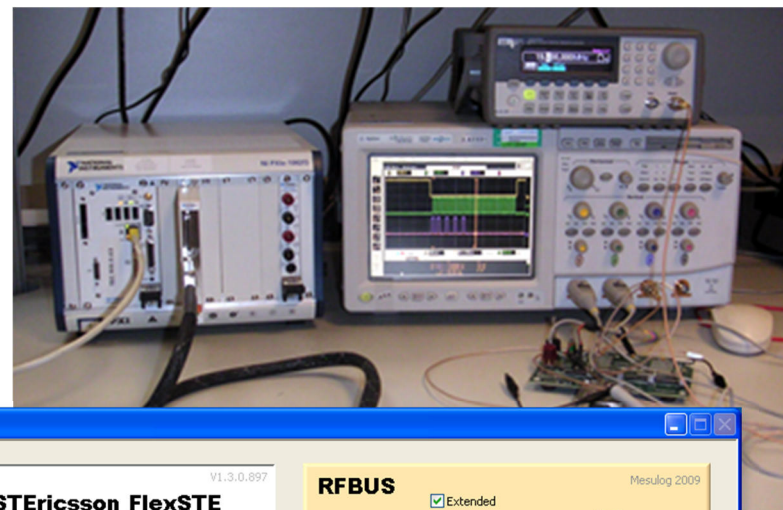
ST-Ericsson est leader dans la conception et le développement de plateformes mobiles et semi-conducteurs sans fil. Ses différents laboratoires de validation en radio-communication doivent interfacer des composants RF suivant différents protocoles digitaux.

L'objectif :

Créer un nouvel instrument autonome et programmable permettant de gérer différents protocoles de communication numérique (RFBUS, SPI, RFFE, PARIF, etc).

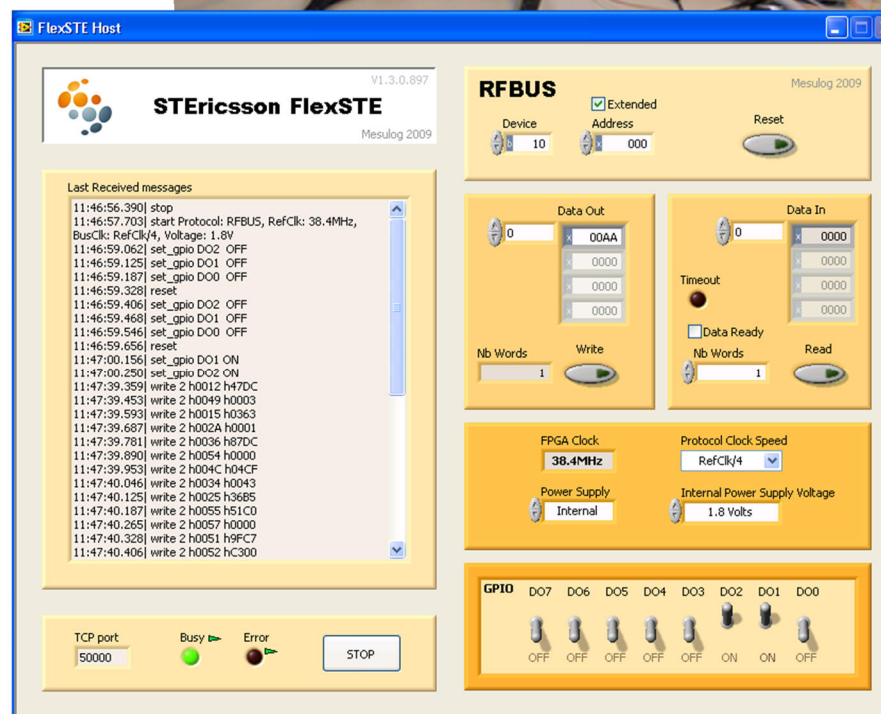
La solution :

Développer une application sous LabVIEW FPGA, embarquée dans un châssis PXI équipé d'une carte NI-FlexRIO.



Détails techniques :

- Châssis PXI express avec contrôleur embarqué sous MS Windows
- Carte NI-FlexRIO
- I/O module standard ou spécifique (ST-Ericsson)
- Utilisation de code VHDL dans un Socketed CLIP
- Pilotage par commandes VISA sur TCP/IP
- Différentes fréquences d'horloge internes ou externe
- Jeux d'instructions selon chaque protocole
- Lecture ou écriture bufferisée jusqu'à 30 Mo
- Entrées/sorties logiques auxiliaires
- Pilotage manuel et visualisation de l'historique des commandes par prise de contrôle distant



Contacts :

MESULOG

Jean-Louis Schricke
137 rue de Mayoussard 38430 Moirans
Tél : 04.76.35.20.17 E-mail : js@mesulog.fr

ST ERICSSON

Sylvain Bertrand
12 rue Horowitz 38000 Grenoble
Tél : 04.76.58.46.28 E-mail : sylvain.bertrand@stericsson.com